

Advertisement for the post of Project Research Staff

Applications are invited for temporary positions under the Advance Research Translation (ART) Program of the BITS BioCyTiH Foundation funded project, titled “**Wearable device to prevent freezing of gait in people living with Parkinson’s Disease- A feasibility and efficacy study**” in the Department of Neurology, AIIMS, New Delhi.

Name of the Post: Embedded Firmware Engineer

Duration: 12 months

Number of posts: 01

Age limit: 30 years as on 04th February 2026

Salary: Consolidated salary; INR 60,000 per month

Essential Qualification

- Bachelor's degree in Electrical Engineering, Electronics Engineering, or a related field.
- At least 24 months of experience in electronics hardware and software design and development.

Desirable Qualifications

- Master's degree in Electrical Engineering, Electronics Engineering, or a related field.
- >30 months of experience in electronics hardware and software design and development.
- Proven track record of successful project completion from concept to production.
- Excellent communication and collaboration skills.
- Ability to work independently and as part of a team in a fast-paced environment.
- Strong problem-solving and analytical skills.
- Attention to detail and a commitment to quality.

Interested candidates are requested to send their up-to-date curriculum vitae using the link below which can be accessed by scanning the QR code. Only Shortlisted candidates will be called for interview. Last date to send curriculum vitae is 04 February, 2026 .



Advertisement for the post of Project Research Staff

Applications are invited for temporary positions under the Advance Research Translation (ART) Program of the BITS BioCyTiH Foundation funded project, titled "**Wearable device to prevent freezing of gait in people living with Parkinson's Disease- A feasibility and efficacy study**" in the Department of Neurology, AIIMS, New Delhi.

Name of the Post: Embedded Hardware Engineer

Duration: 12 months

Number of posts: 01

Age limit: 30 years as on 04th February 2026

Salary: Consolidated salary; INR 40,000 per month

Essential Qualifications

- Bachelor's degree in Electronics or related discipline
- 2 years of work experience

Desirable Qualifications

- Master's degree in Electronics or related discipline from a reputed institute
- More than 30 months of work experience
- Working knowledge of electrical design process, electrical components, and manufacturing methods.
- Ability to interpret, analyze, and test electrical designs. Proficiency with design and concept generation Altium CAD, CAE, or simulation tools.
- Expertise in Analog & digital circuits, PCB design using Altium, Designing high-power and high-frequency circuits with low EMI emissions, troubleshooting circuits using measurement tools, Hands-on experience with soldering/desoldering electronic circuits.
- Experience in performing design simulations using PSpice, LT Spice, SI analysis tools.
- Experience with FPGA systems and embedded systems
- Understanding of controlled impedance trace routing techniques
- Creating multi-layer PCBs an advantage

Interested candidates are requested to send their up-to-date curriculum vitae using the link below which can be accessed by scanning the QR code. Only Shortlisted candidates will be called for interview. Last date to send curriculum vitae is 04 February, 2026 .



परियोजना अनुसंधान स्टाफ के पद हेतु विज्ञापन

एम स, नई दिल ली के तंत्रिका विज्ञान विभाग में बीआईटीएस बायोसाइटिएच फाउंडेशन द्वारा वित्त तपोषित परियोजना के एडवांस रिसर्च ट्रांसलेशन (एआरटी) कार्यक्रम, के तहत- “पार्किंसंस रोग से पीड़ित लोगों में चलने में रुकावट को रोकने के लिए पहनने योग्य उपकरण- एक व्यवहार्यता और प्रभावकारिता अद्य यन्न” नामक शीर्षक परियोजना में अस्थायी पदों के लिए आवेदन आमंत्रित किए जाते हैं।

पद का नाम: एंबेडेड फर्मवेयर इंजीनियर

अवधि: 12 माह

पदों की संख्या: 01

आयु सीमा: 04.02.2026 तक 30 वर्ष

वेतन: समेकित वेतन, रुपये 60,000 प्रतिमाह

अनिवार्य योग्यताएं

- इलेक्ट्रिकल इंजीनियरिंग, इलेक्ट्रॉनिक्स इंजीनियरिंग या संबंधित विषय में स्नातक की डिग्री
- इलेक्ट्रानिक्स हार्डवेयर और सॉफ्टवेयर डिजाइन और विकास में कम से कम 24 महीने का अनुभव

वांछनीय योग्यताएं

- इलेक्ट्रॉनिक्स इंजीनियरिंग, इलेक्ट्रॉनिक्स इंजीनियरिंग या संबंधित विषय में स्नातकोत्तर की डिग्री।
- इलेक्ट्रॉनिक्स हार्डवेयर और सॉफ्टवेयर डिजाइन तथा विकास में 30 महीने से अधिक का अनुभव।
- अवधारणा से लेकर उपायोग तक, परियोजनाओं को सफलतापूर्वक पूरा करने का सिधि टैक रिकॉर्ड।
- उक्ति ट संचार और सहयोग कौशल।
- तेजी से बदलते परिवेश में स्वतंत्र कूप से और एक टीम के हिस्से के कूप में काम करने की द्रमता।
- समस्या-समाधान और विश्लेषणात्मक कौशल में निपुणता।
- बारीकियों पर ध्यान देना और गुवणमिति के फलति फलति बधिता।

ई छुक उम मीदवारों से अनुरोध है कि वे नीचे दिए गए लिंक का उपयोग करके अपना अधितन बायोडाटा भेजें। नीचे दिए गए क्यूआर कोड को स कैन करके आप लिंक को एक सेस कर सकते हैं। केवल शार्टलिस ट किए गए उम मीदवारों को ही साद्राकार के लिए बुलाया जाएगा। बायोडाटा भेजने की अंतिम तिथि 04.02.2026 है।



परियोजना अनुसंधान स्टाफ के पद हेतु विज्ञापन

एम स, नई दिल ली के तंत्रिका विज्ञान विभाग में बीआईटीएस बायोसाइटिएच फाउंडेशन द्वारा वित्त तपोषित परियोजना के एडवांस रिसर्च ट्रांसलेशन (एआरटी) कार्यक्रम, के तहत- “पार्किंसंस रोग से पीड़ित लोगों में चलने में रुकावट को रोकने के लिए पहनने योग्य उपकरण- एक व्यवहार्यता और प्रभावकारिता अद्य यन्न” नामक शीर्षक परियोजना में अस्थायी पदों के लिए आवेदन आमंत्रित किए जाते हैं।

पद का नाम: एंबेडेड हार्डवेयर इंजीनियर

अवधि: 12 माह

पदों की संख्या: 01

आयु सीमा: 4.02.2026 तक 30 वर्ष

वेतन: समेकित वेतन, रुपये 40,000 प्रतिमाह

अनिवार्य योग्यताएं

- इलेक्ट्रॉनिक्स या संबंधित विषय में स्नातक की डिग्री
- 2 वर्ष का कार्य अनुभव

वांछनीय योग्यताएं

- किसी पक्षिति” ठत संसथान से इलेट्रॉनिक स या संबंधित विषय में सनातकोत्तर डिग्री।
- 30 माह से अधिक का कार्य अनुवभ
- इलेरु कटकल डिजाइन पक्षिति, इलेरु कटकल घटकों और वर्निर्माण वर्धियों का व्यावहारिक धन।
- इलेरु कटकल डिजाइनों की या वशि लेषण और जाच करने की द्रमता। डिजाइन और अवधारणा निर्माण के लिए ऐलटियम सीएडी, सीएई या सिमुलेशन उपकरणों में द्रव्यता।
- एनालॉग और डिजाइन सर्किट में वशिष्टता, ऐलटियम का इस तेमाल करते हुए पीसीबी डिजाइन करना, कम ईएमआई उसर्जन वाले ३ च शरू करते हुए उसर्जन वाले सर्किट डिजाइन करना, मापक उपकरणों का इस तेमाल करके सर्किट की समस या विनारण करना, इलेक्ट्रॉनिक सर्किट की सोल्फरिंग/डीसोल डरिंग का व्यावहारिक अनुवभ।
- पीस पाइस, ऐलटी स पाइस, एसआई वशि लेषण उपकरणों का फक्त्योग करके डिजाइन सिमुलेशन करने का अनुवभ।
- एफपीजीए पक्षणाली तथा अंतर्निर्दित पक्षणालियों में अनुवभ।
- नियंकित इंपीडेंस टेस कूटिंग तकनीकों की जानकारी।
- मल टी-लेयर पीसीबी बनाने में अनुवभ को वरीयता दी जाएगी।

ई छुक उम मीदवारों से अनुरोध है कि वे नीचे दिए गए लिंक का उपयोग करके अपना अधितन बायोडाटा भेजें। नीचे दिए गए क्यूआर कोड को स कैन करके आप लिंक को एक सेस कर सकते हैं। केवल शार्टलिस ट किए गए उम मीदवारों को ही साद्राकार के लिए बुलाया जाएगा। बायोडाटा भेजने की अंतिम तिथि 4.02.2026 है।

